

The image features a purple diagonal overlay on the left side. The Synopsys logo is positioned in the upper left of this overlay. The background is a photograph of a modern glass-walled building with the Synopsys name in purple letters on the upper facade. Trees are visible in the foreground and background.

SYNOPSYS®

日本シノプシス

2026年卒/既卒

冬期インターンシップ募集要項

# インターンシップ募集要項

## 応募コース

- 【1】ソフトウェア開発・研究コース (R&Dエンジニア)
- 【2】デジタル設計・検証コース (CSG)
- 【3】半導体開発顧客へのTCAD Solutionの提供コース
- 【4】文系歓迎! 半導体開発顧客への提案型営業コース (営業本部)
- 【5】アーキテクチャ設計・検証コース (ASICデザイン エンジニア)

## 実施場所・開催形式

日本シノプシス東京本社 (二子玉川) での実習体験

## 応募対象卒業年度

2026年に高専、大学、大学院 (修士/博士) を卒業見込みの方

**インターン募集定員** 各コース 10 ~ 15名

# インターンシップ募集要項

## 応募方法

当社HPよりエントリーをお待ちしています。

※ご記載いただいた個人情報は、本イベント以外の目的には使用いたしません。

**インターンシップ実施日と応募締切日は各部門の募集要項に記載しています。**

## その他

- 昼食支給、交通費支給(上限あり)、宿泊費支給(上限あり)。

※当日移動での参加が難しい遠方の場合、各自の手配後、金額を申請/当日領収書を提出頂きます。

- ご参加にあたりインターンシップ保険へのご加入をお願いしています。※任意
- 当日の服装はオフィスカジュアルを推奨しています。

## 全職種共通 必須要件

1. 2026年卒の高専学生・大学生・大学院生
2. 日本語が母国語でない場合、日本語検定N2レベル以上

# 【1】ソフトウェア開発・研究コース(R&Dエンジニア)

開催日時 2025年1月10日(金) 10:00～17:00

応募締切 2024年12月22日(日)

## 応募要件

日本シノプシス・EDAG/Mask Solutions & Smart Manufacturing,日本R&Dセンターでは、米国シノプシスを主導する形で半導体製造向けデータ処理ソフトウェアの研究/開発を行っています。ワールドワイドのエンジニア同士の交流で成長できる機会がたくさんあります。外資系IT企業の開発部門に興味のある学生の皆さんからの参加を幅広く募集します！

- ・ソフトウェア業界、EDA業界に興味がある方
- ・モノ作りが好きで、ソフトウェアアルゴリズムの研究開発に興味がある方

- \*半導体設計に関する知識や弊社ツールの使用経験は一切不要です
- \*C言語、Linux、並列処理に興味があれば大歓迎です
- \*プログラミングが好きであれば、情報系や電子系の学部でもなくても大歓迎です

### 【今までのインターン参加者】

物理学、光学、情報系などバックグラウンドは様々です！  
「丁寧に教えて頂いた」「フィードバックが嬉しかった」「専攻が半導体と関係ないので心配だったが、この会社に興味をもった」等の声を頂いております。

## 1day仕事体験内容

## テーマ

1. シノプシスのツール「SmartMRC」を使ってみる
2. 簡単なC/C++アプリケーション作成を体験する

## プログラム概要

### 午前

- ・Synopsysについての紹介。
- ・半導体製造におけるデータ処理フローの説明。
- ・弊社ツールSmartMRCを使ってみよう。

### 午後

- ・アプリケーション作成の手順の説明。
- ・簡単なアプリケーションを作ってみよう。
- ・用意されたテンプレートを元にアプリ開発環境について学びます。
- ・C言語で図形を変形操作してその結果をViewerで確認します。
- ・コンパイル・リンクなどの開発フローを体験します。
- ・Wrap up

\*内容については変更・追加の可能性がございます。

## 部門からのメッセージ

日本シノプシス・EDAG/Mask Solutions & Smart Manufacturing,日本R&Dセンターでは、新卒採用を積極的に行っています！

実際にFace-to-Faceでの交流を行い、ソフトウェア開発を通したモノづくりの楽しさを一緒に体感してみませんか？

C/C++言語を用いた実習ですが、プログラム言語の初心者でも大丈夫です。

皆様のご応募、お待ちしております！



# 【2】デジタル設計・検証コース(CSG)

開催日時 2025年1月14日(火)～1月15日(木) 10:00～18:00

\*2日間コースのため全行程の参加をお願いします。

応募締切 2024年12月22日(日)

## 応募要件

数学、物理、化学などの自然科学領域や、電気・電子工学、計算機工学などの工学領域のいずれかを履修された方で、以下の応用分野を専攻している、もしくは深い関心がある方。

- ・プログラミング言語、スクリプト言語(Python、TCLなど)
- ・電子回路（論理回路、FPGAやLSIの設計検証フロー、Verilog-HDL等による回路記述・検証)
- ・組み込みシステム（OS、マイコンプログラミング等)

**【こんな方も大歓迎！】**

- ・AI、自動運転、ロボットに興味がある方。
- ・電子工作に興味がある方。
- ・半導体上で動作する回路やソフトウェアが、実際にどのようにして設計・検証・実装されているのか、興味がある方。
- ・外資系企業やシリコンバレーの企業に興味がある方。

## 内容

## テーマ

1. シノプシスの主力ツール（VCS, Verdi, Fusion Compiler）を使ってみる
2. RTL設計から検証のフローを体験する
3. シノプシスのFPGAベース検証ソリューション(ZeBu, HAPS)をみる

## プログラム概要

**Day1:**  
SynopsysおよびCustomer Success Groupの紹介、RTL 設計・検証フローの簡単な説明  
**実習:**  
1: RTL 設計・検証の入門  
2: CPU を題材とした論理設計と機能検証の体験実習  
3: FPGAベース・ハードウェア支援型検証に関する説明、HAPSデモ  
【使用ツール】VCS, Verdi, HAPS (ZeBu, VC Spyglass, VC Formal)

**Day2:**  
RTL2GDSフローの簡単な説明  
**実習:**  
1: 論理合成・物理レイアウト設計の入門  
2: CPUを題材とした論理合成から物理レイアウト設計工程の体験実習  
【使用ツール】Fusion Compiler

**まとめ・総評**

\*内容については変更・追加の可能性がございます。

## 部門からのメッセージ

日本シノプシス・Customer Success Groupでは、ワールドワイドに活躍している各国のアプリケーションエンジニアや開発部門、さらに営業部門、お客様と一体となり、システム設計からシリコン実装までのコンサルティングを行っています。日本シノプシスで大きく成長できる機会がたくさんあります！この2日間のコースでは私どもの主力ツールである“VCS”、“Verdi”、“Fusion Compiler”に触れ、最先端技術開発に携わる職場の雰囲気を感じ取っていただける貴重な機会となっております。論理設計、検証、レイアウト設計などに興味のある皆さんからの参加を心よりお待ちしております！

# 【3】半導体開発顧客へのTCAD Solutionの提供コース

開催日時 2025年1月16日(木)～1月17日(金) 9:30～17:30

\*2日間コースのため全行程の参加をお願いします。

応募締切 2025年1月5日(日)

## 応募要件

ハイテク業界を支える半導体設計開発部門へのTCAD Sentaurusを用いたSolutionを提供します。  
お客様のニーズを理解し、TCAD Sentaurusを用いた的確なSolutionを提案するエキサイティングで、やりがいのある仕事です。

- ・半導体分野に興味をお持ちの方。
- ・プレゼンテーションや対人コミュニケーションが好きな方。
- ・TCADの利用経験がある方。(ツールは不問)

## 内容

## テーマ

普段の業務内容を体験し、業務の流れや顧客へのSolutionの提案方法について学ぶ機会を提供します。

## プログラム概要

### [Day 1]

- ・会社概要説明
- ・TCADグループ業務内容説明
- ・ユーザリクエスト事例紹介
- ・疑似ユーザ対応1 (TCLまたはPythonを用いた顧客リクエストへの対応)
- ・疑似ユーザ対応1対応に対するグループディスカッション
- ・グループディスカッションに基づいたソリューション検討
- ・社員も含めたグループディスカッション及びプレゼンテーション

### [Day 2]

- ・疑似ユーザ対応2 (適切な物理モデルの選定方法について)
- ・疑似ユーザ対応2に対するグループディスカッション
- ・グループディスカッションに基づいたソリューション検討
- ・社員も含めたグループディスカッション及びプレゼンテーション
- ・Closing

\*内容については変更・追加の可能性がございます。

## 部門からのメッセージ

先輩社員とも交流することができ、社員の雰囲気、ワークスタイルなど皆様が知りたいことを気軽に聞ける機会にもなっています。  
勤続年数の長い面倒見の良い先輩社員たちが、しっかりとあなたをサポートします。  
チャレンジしたい方は、この機会にぜひご応募ください。  
**皆さんとお会いできるのを楽しみにしています!**

# 【4】文系歓迎! 半導体開発顧客への提案型営業コース(営業本部)

開催日時 2025年1月29日(水) 10:00~17:30

応募締切 **2025年1月20日(月)**

応募要件

ハイテク業界を支える半導体設計開発部門への提案型営業。

世界最先端の半導体設計技術を理解し、顧客開発設計部門の技術エンジニア、プロジェクトマネージャそして経営層まで提案活動を行うエキサイティングで、やりがいのある仕事です。

- 社会イノベーションに対して営業活動を通じて貢献できることに情熱をお持ちの方。
- グローバルな組織の中で海外の同僚、幹部と協調してお客様への戦略立案を作成し、顧客マネジメントに提言を行うことによって自己研鑽されたい方。
- 外資系営業部門ならではの成果主義の体制の中で実力を存分に発揮されたい方。

文系、理系は問いません。文系出身の凄腕営業も大活躍しています。

内容

テーマ

顧客訪問を通じて、A.I、自動運転、5G等のイノベーションを支える半導体開発に携わる顧客への提案型営業を体験する。

プログラム概要

**Synopsysの会社概要会社紹介**

- 組織、営業体制、開発体制、顧客サポート体制
- 半導体業界マップと半導体設計、製造工程概要の紹介
- Synopsys 製品の概要 - EDA、デザインフロー、IP

**顧客訪問準備**

- 訪問目的、期待する成果の確認
- Agendaと時間配分の確認
- プレゼン資料の事前確認

**学生同士のフリーディスカッション (顧客訪問に際する作戦会議)**

**顧客訪問同行 (もしくは模擬訪問)**

- 営業社員によるお客様へ営業活動。
- 学生の皆さんは見学。最後に学生からお客様に質問をなげかけてください。

**顧客訪問メモ作成 学生発表**

**営業社員から学生の皆さんへのフィードバック**

\*内容については変更・追加の可能性がございます。

部門からの  
メッセージ

先輩営業社員とも交流することができ、社員の雰囲気、ワークスタイルなど皆様が知りたいことを気軽に聞ける機会にもなっています。営業社員の勤続期間も長く、面倒見の良い先輩社員たちが、しっかりとあなたをサポートします。チャレンジしたい方は、この機会にぜひご応募ください。皆さんとお会いできるのを楽しみにしています。

# 【5】アーキテクチャ設計・検証コース(ASICデザイン エンジニア)

開催日時 2025年2月17日(月)～2月18日(火) 10:00～18:00

\*2日間コースのため全行程の参加をお願いします。

応募締切 2025年2月4日(火)

## 応募要件

数学、物理、化学などの自然科学領域や、電気・電子工学、計算機工学などの工学領域のいずれかを履修された方で、以下の応用分野を専攻している、もしくは深い関心がある方。

- ・プログラミング言語、スクリプト言語(C、C++、Pythonなど。どれかひとつでも可)
- ・電子回路(論理回路、FPGAやLSIの設計検証フロー、Verilog-HDL等による回路記述・検証)
- ・組み込みシステム(OS、マイコンプログラミング等)

### 【こんな方も大歓迎!】

- ・電子工作の経験がある、または電子工作が好きな方。
- ・プログラミングや、電子回路、組み込みシステムを勉強したことがあってデジタル回路設計に興味がある方。
- ・PCやスマートフォンのようなデバイスが好きで、内部の仕組みに興味がある方。
- ・コンピュータが内部でどういう通信をしているか興味がある方。

## 内容

### テーマ

1. シノプシスの検証ツール(VCS, Verdi) を使ってみる
2. RTL設計から検証のフローを体験する

### プログラム概要

#### Day1 & Day2:

Synopsysについての会社紹介  
Solutions Group R&D teamの紹介  
RTL設計・検証フローの簡単な説明

#### 実習:インターフェースモジュールの設計と検証

1. 要求を理解しよう!
2. 仕様を考えよう!
3. 実装してみよう!
4. 検証と評価をしてみよう!

Wrap up

\*内容については変更・追加の可能性がございます。

### 部門からのメッセージ

日本シノプシス Solutions Groupでは、冬期インターンシップを二子玉川オフィスにて開催いたします!  
Solutions Group R&D teamでは、世界中の様々な製品に組み込まれているインターフェースIPの開発を行っています。  
R&D teamの一つである私たちは、世界各地に点在する他のチームと協調しながらDDRメモリコントローラーIPやPCI ExpressコントローラーIP等の開発に携わっています。  
このインターンシップでは、私たちが日々行っている実際の業務に近い体験をすることができます。

皆様に世界を相手にできるモノづくりに携わる職場の雰囲気少しでも感じ取っていただけると嬉しいです。  
また、若手社員とも交流することができ、ワークスタイルなど皆様が知りたいことを気軽に聞ける機会にもなっています。

みなさんのご応募 お待ちしています!!